

25/04/2006

Titre : « Systèmes temps réel – Volume 1 »

Sous-titre : « Techniques de description et de vérification »

Préface

Nicolas Navet (LORIA, Nancy) – page 19

Chapitre 1. « Réseaux de Petri temporels : méthodes d'analyse et vérification avec TINA »
Bernard Berthomieu, François Vernadat (LAAS, Toulouse) – page 25

Chapitre 2. « Combinaison entre vérification et test pour la validation de systèmes réactifs »
Camille Constant, Thierry Jéron, Hervé Marchand, Vlad Rusu (IRISA, Rennes) – page 59

Chapitre 3. « Model checking : éléments de base »
Stephan Merz (LORIA, Nancy) – page 89

Chapitre 4. « Vérification par automates temporisés »
Patricia Bouyer, François Laroussinie (LSV, Cachan) – page 121

Chapitre 5. « Modélisation et analyse de systèmes asynchrones avec CADP »
Radu Mateescu (INRIA Rhône-Alpes et ENS Lyon) – page 151

Chapitre 6. « Vérification de programmes synchrones avec Lustre/Lesar »
Pascal Raymond (VERIMAG, Grenoble) – page 181

Chapitre 7. « Lucid Synchron - un langage de programmation des systèmes réactifs »
Paul Caspi (VERIMAG, Grenoble), Grégoire Hamon (Chalmers, Göteborg, Suède), Marc Pouzet (LRI, Orsay) – page 217

Chapitre 8. «Vérification de systèmes probabilisés : méthodes et outils»
Serge Haddad (LAMSADE, Paris), Patrice Moreaux (LISTIC, Annecy) – page 261

Chapitre 9. «La boîte à outils IF pour la modélisation et la vérification de systèmes temps réel »
Marius Bozga, Susanne Graf, Laurent Mounier (VERIMAG, Grenoble), Iulian Ober (GRIMM, Toulouse) – page 293

Chapitre 10. « Description d'architectures pour le temps réel : l'approche AADL »
Anne-Marie Déplanche, Sébastien Faucou (IRCCyN, Nantes) – page 327

Index – page 363